

FIŞA DISCIPLINEI

Proiectarea sistemelor cu microprocesoare COBD302

Număr credite6

1. Obiectivele disciplinei

Conținutul disciplinei "Proiectarea sistemelor cu microprocesoare" asigura pregatirea studentilor din anul III, specializarile "Automatica și Informatica Industrială" și "Calculatoare", în domeniul sistemelor de conducere a proceselor industriale cu echipamente realizate pe baza microprocesoarelor. Accentul prelegerilor și activitatilor practice se pune în special pe studiul structurii unui calculator de proces cu microprocesor (structura circuitelor care intra în componenta sistemului – controler de intreruperi, ceas de timp real, controler DMA etc.), precum și pe echipamentul prin care se cuplează sistemul de calcul cu procesul condus. Deasemenea, în ultima parte a disciplinei se studiază structura unui microcontroller "single chip". Dupa terminarea acestui curs, studentii de la specializarile amintite dobandesc cunoștințele necesare dezvoltării unor aplicații de conducere cu calculatorul de proces, lucru deosebit de folositor în activitatea de după absolvirea facultății.

2. Rezultatele invatarii (*se exprimă în obiective măsurabile ce fac subiectul evaluării*)

a. Cunoștințele generale

Cunoștințe și abilități pentru proiectarea și implementarea unor soluții de conducere automată, din punct de vedere hardware.

b. Cunoștințele de specialitate

Cunoștințe și abilități de proiectare și utilizare a echipamentelor de uz general și dedicate (circuite de dezvoltare a sistemelor cu microprocesoare, interfețe și microcontrollere specializate).

c. Competențele generale

Proiectare hardware, utilizare echipamente de conducere specializate, lucru în echipă hardware-software.

d. Competențele de specialitate

Utilizarea unor circuite complexe, interfețe specializate sau interfețe de proces, utilizarea microcontrollerelor ca sisteme de conducere specializate.

e. Abilitățile cognitive specifice

Rezolvarea unor probleme practice de proiectare și interconectare a echipamentelor hardware, utilizarea de circuite și sisteme de interfata complexe.

3. Concordanța cu obiectivele planului de învățământ/specializării

a. Contribuția rezultatelor invatarii disciplinei la formarea competențelor specializării

Disciplina asigura competente esentiale pentru ingineri de automatică și calculatoare, în special în latura practica a meseriei de inginer. Prin aceasta disciplina, viitorul inginer dobandeste abilitati practice de a implementa aplicatii de conducere cu calculatorul de proces, respectiv cu echipamente de conducere specializate, cum sunt microcontrollerele, intregind astfel pregatirea generala a absolventilor de automatica si calculatoare.

b. Cerințele disciplinare prealabile

Sunt necesare cunoștințe prealabile din următoarele discipline: Programarea calculatoarelor în limbajul C++, Electronica, Limbaje de asamblare, Arhitectura calculatoarelor. Studenții trebuie să aibă cunoștințe de bază de programare în limbajul C și asamblare pentru a realiza mici aplicatii software pentru studiul circuitelor, interfețelor și sistemelor complexe studiate. Deasemenea, sunt necesare cunoștințe de electronica analogica și digitala și cunoștințe legate de structura micropresorului pentru a intlege structura și functionarea unui sistem de conducere specializat cu micropresor, respectiv microcontroller.

4. Structura activității didactice

CURS	42 ore
Seminar	nu
Lucrări practice	14 ore
Project	14 ore

5. Prezentarea conținutului disciplinei

a. Curs

Continutul activității

Cap. 1. Introducere: Structura generală a unui sistem de conducere. Calculatorul de proces. Elemente componente. Microprocesorul. Magistrala externă.	3 ore
Cap. 2. Circuite specializate în dezvoltarea unui sistem cu microprocesor: Ceasul de timp real. Controlerul DMA. Interfata serială. Interfata paralela. Controlerul de intreruperi. Sistemul de interfata cu procesul. Structura sistemului de interfata cu procesul.	9 ore
Cap. 3. Subsistemuintrarilor numerice (SIN): Analiza performanțelor SIN. Elementele componente ale SIN.	3 ore
Cap. 4. Subsistemuintrarilor analogice (SIA): Analiza performanțelor SIA. Elementele componente ale SIA. Elemente de conectare. Elemente de tratare primă a semnalelor analogice. Multiplexarea analogică. Amplificatoare. Elemente de esantionare și reținere. Converteoare analog-numerice (CAN). Tehnici de conversie analog-numerică. CAN cu reacție. CAN cu aproximări succesive. CAN prin integrate. Interfațarea subsistemului intrarilor analogice. Sisteme de achiziție de date. Sisteme cu un singur canal. Sisteme multicanal. Sisteme de achiziție de date integrate. Sisteme de achiziție rapide. Prelucrarea primă a semnalelor analogice. Filtrarea software. Testarea încadrării între limite. Conversia în unități ingineresti. Liniarizarea. Corecția erorilor sistematice.	15 ore
Cap. 5. Subsistemuiesirilor analogice (SOA): Analiza performanțelor SOA. Elementele componente ale SOA. Convertorul numeric analogic (CNA). CNA cu rețea de rezistențe în scara. CNA cu rețea de rezistențe R-2R. Memoriile analogice. Structura SOA. Scheme tip.	4 ore
Cap. 6. Subsistemuiesirilor numerice	2 ore
Cap. 7. Microcontroller "single-chip": Structura microcontrollerului INTEL 80C51. Limbajul de asamblare al microcontrollerului INTEL 80C51.	6 ore

b. Seminar

Continutul activității

Nr. de ore

c. Lucrări practice

Continutul activității

Nr. de ore

1. Prezentarea sistemului de interfata PCL 711.	2 ore
2. Studiul intrarilor și iesirilor numerice aferente sistemului de interfata PCL 711.	2 ore
3. Studiul conversiei A/D, respectiv D/A. Ridicare caracteristici; Studiu legat de precizie și liniaritate.	2 ore
4. Interfațarea unor senzori cu iesiri în semnal analogic. Ridicare caracteristici. Studiu legat de precizie și liniaritate. Conversie în unități ingineresti.	2 ore
5. Studiul comenziilor analogice a unui motor de cc.	2 ore
6. Generarea cu ajutorul calculatorului a unor semnale periodice.	2 ore
7. Prezentarea microcontrollerului 80C51 și dezvoltarea unei aplicații pentru I/E numerice.	2 ore

d. Proiect (1 tema, la alegere dintre cele 2 prezentate)

Continutul activității

Nr. de ore

1.dezvoltarea de aplicații privind utilizarea sistemului de interfata PCL 711	14 ore
2. Dezvoltarea de aplicații privind utilizarea microcontrollerului 80C51	14 ore

6. Invatare

a. Forme de invatare/predare:

Predarea cursului se face sub formă de prelegeri. Cunoștințele se completează la laborator, când are loc

participarea directă a studentilor la lucrările practice, activitate ce constă în: pregătirea condițiilor de lucru, efectuarea experimentelor, prelucrarea și interpretarea rezultatelor. La finalul fiecărei lucrări practice se formulează concluziile și se discută cu studenții eventuale limite ale experimentului și se formulează observații asupra lucrărilor.

b. Ressources éducatives

Predarea cursului se face folosind metode moderne: retroproiectoare și videoproiectoare. Există un suport de curs sub formă de carte „Sisteme de conducere bazate pe microprocesoare” (este denumirea disciplinei pe planul de învățământ pe 5 ani), precum și referate pentru lucrările practice.

c. Bibliographie disponible

În biblioteca universității și în biblioteca catedrei există lucrările:

1. Caraman S., "Sisteme de conducere bazate pe microprocesoare"- curs editat în Editura Fundației universitare "Dunărea de Jos" din Galați.
2. Ionescu T., "Sisteme și echipamente pentru conducerea proceselor", Ed. Didactica și Pedagogica, București, 1971.
3. Carstoiu D., "Sisteme de interfata"-note de curs, I.P.B, Facultatea de Automatică, București, 1991.
4. Carstoiu D., "Sisteme de interfata"-Indrumar de laborator, I.P.B. Facultatea de Automatică, București, 1991.
5. Samoleanu M., "Circuite pentru conversia datelor", Ed. Tehnică, București, 1980.
6. INTEL-8086, User's Manual.
7. Cataloge: Burr-Brown (componente); Analog Devices (Data Acquisition Components and Subsystems).

d. Autre ressources

Pentru lucrările de laborator 1 – 6 se utilizează calculatoare PENTIUM cu placi de achiziție PCI 1711. Deasemenea, se utilizează platforme cu senzori și cu sisteme comandate analogic. Pentru lucrarea 7 se utilizează un sistem de dezvoltare cu microcontroller 80C51. Programele pentru lucrările practice sunt realizate în C++ și limbajul de asamblare al microcontrollerului.

7. Studiu individual: 80 ore

8. Evaluare

a. Forme de evaluare

Verificarea cunoștințelor acumulate la curs se face prin examen, care constă dintr-o lucrare scrisă de 3 ore, prin care se urmărește însușirea aspectelor teoretice fundamentale prezentate la curs. Aceasta se face prin întrebări și probleme, în general evitându-se prezentarea unor subiecte teoretice, pe care studentul, de cele mai multe ori, le reproduce mecanic. Verificarea cunoștințelor acumulate la activitățile practice de către studenți se face printr-un colocviu de laborator. Studentul trebuie să realizeze o chestiune dintr-o lucrare de laborator. Promovarea colocviului conditionează intrarea la examen și se face cu minimum 5, nota de la colocviu intrând în nota finală de la examen. Sustinerea proiectului se face de către fiecare student în fața colegilor de grupă. Studentul primește o notă, în funcție de prezentare, aspectul proiectului și activitatea lui pe parcursul orelor de proiect. Nota respectivă intră în nota finală de la examen.

b. Principii de notare

Nota finală pe care o primește studentul la examen se calculează ca medie ponderată între nota de la lucrarea scrisă de la examen și notele primite la laborator și proiect. Ponderea examenului este de 60% din nota finală, cea a laboratorului de 20%, iar cea a proiectului tot de 20%.

c. Informarea studentilor cu privire la evaluarea asociată disciplinei

La prima ședință de curs, studenții sunt informați de către titularul cursului asupra programei (continutului) disciplinei, modului de lucru la curs, laborator și proiect, precum și asupra cerințelor de evaluare a disciplinei. Toate aceste informații sunt repetate și la prima întâlnire de la laborator, de către cadrul didactic care desfășoară activitățile practice cu studenții.

7. Responsabil de curs

Nume: prof. dr. ing. Sergiu Caraman

Date de contact: e-mail: Sergiu.Caraman@ugal.ro

Responsabil de curs,



Sef Departament / Catedra,

